



مدارهای منطقی دیجیتال

DIGITAL LOGIC CIRCUITS

۳ واحد / نظری

پیش‌نیاز: مبانی علم کامپیوتر (۱)

دوشنبه ۱۵:۰۰ تا ۱۶:۱۱، ۱۶:۲۵ تا ۱۷:۳۵، ۱۷:۵۰ تا ۱۹:۰۰، ۱۹:۱۵ تا ۲۰:۲۵

مدرس کاظم فولادی
وبسایت
پست الکترونیکی

<<http://kazim.fouladi.ir>>, <<http://khorshid.ut.ac.ir/~kfouladi>>
<kazim@fouladi.ir>, <kfouladi@ut.ac.ir>

<<http://courses.fouladi.ir/dlc>>

وبسایت درس
کتاب درس

[1] M. M. Mano, M. D. Ciletti, **Digital Design**, 4th Edition, Prentice Hall, 2007.

سایر مراجع

[2] S. Brown, Z. Vranesic, **Fundamentals of Digital Logic with Verilog Design**, McGraw-Hill, 2003.

[3] V. P. Nelson, H. T. Nagel, B. D. Carroll, J. D. Irwin, **Digital Logic Circuit Analysis & Design**, Prentice Hall, 1996.

[4] M. M. Mano and C. R. Kime, **Logic and Computer Design Fundamentals**, 2nd Edition, Prentice Hall, 2001.

[5] M. M. Mano, **Computer Engineering Hardware Design**, Prentice Hall, 1992.

[6] J. F. Wakerley, **Digital Design Principles and Practices**, 4th Edition, Prentice Hall, 2005.

نرم‌افزارها شبیه‌سازها: SynaptiCAD Verilogger Pro و Cicut Maker 2000

ارزیابی نحوه‌ی محاسبه‌ی نمره‌ی درس و توضیحات لازم:

آزمون پایان‌ترم : ۱۸ نمره تکلیف‌ها و آزمون‌های کلاسی : ۲ نمره
◀ کلیه‌ی دانشجویان این درس باید با مراجعه به وبسایت درس از طریق گزینه‌ی Create New Account در این درس ثبت‌نام کنند.
◀ اطلاع‌رسانی اخبار و نمرات کلاس و نیز ارائه‌ی جزوات از طریق وبسایت درس صورت می‌گیرد.
◀ هر جلسه یک کوئیز از مطالب جلسه‌ی گذشته برگزار می‌شود. نمره‌ی این کوئیزها با آزمون پایان‌ترم قابل جبران است.